

<https://repozitorij.fer.unizg.hr/user/profile/mbz/357161>

Vrijeme izvoza: 07.04.2025. 09:49:37

Repozitorij: repozitorij.fer.unizg.hr

Ukupan broj zapisa na URL-u: 23

Broj izvezenih zapisa: 23

Naslov	URL	Autori	Naslov izvornika
Korištenje jedinice za zaštitu memorije (MPU) kod operacijskih sustava za rad u stvarnom vremenu		Jakuš, Petar	
Programska podrška grafičkog sučelja za 32-bitni mikrokontroler		Zlopaša, Filip	
Design of sparse systems based on optimization methods		Jurišić Bellotti, Maja	
Edukacijski razvojni sustav za rad s 8-bitnim i 32-bitnim mikrokontrolerima		Krpetić, Željko	
3D obrada rekonstruiranih točaka		Kadić, Marko	
Implementacija programski definiranog odašiljača na osobnom računalu i razvojnom sustavu ZedBoard		Vukasović, Ante	
Implementacija programski definiranog prijamnika na osobnom računalu i razvojnom sustavu ZedBoard		Nekić, Ante	
Detekcija emocija djece iz fotografije		Medić, Lucija	
Detekcija emocija djece iz video sekvence		Gambiraža, Mate	
Korištenje edukacijskih robota u nastavi netehničkih predmeta		Milašinčić, Ariana	
Određivanje položaja slučajno bačenih loptica u 3D prostoru		Knežević, Marija	
Indikator razine primljenog signala programski definiranog prijamnika		Miličević, Zvonimir	
Korištenje edukacijskog robota pri skeniranju i rješavanju matematičkih zadataka		Lovrić, Ana	
Praćenje crne linije pomoću Arduino robota		Oštrić, Lucija	
Baterijama potpomognut superkondenzatorski spremnik		Marinović, Antonija	
Hibridni supekondenzatorsko-baterijski spremnik energije		Marinović, Ivana	
Identifikacija parametara kretanja vozila u stvarnom vremenu		Bartolović, Dominik	
Integracija kodeka i programski definiranog prijamnika na razvojnom sustavu ZedBoard		Ljubenko, Dorian	
Lanac za obradu signala temeljen na osobnom računalu i razvojnom sustavu ZedBoard		Miletić, Lorena	

Pretraga podataka organiziranih u stablo		Radman, Tome	
Umjeravanje kamere i projektora sustava za 3D rekonstrukciju		Prodanović, Vilim	
Implementacija programski definiranog prijamnika na razvojnom sustavu ZedBoard		Butina, Hrvoje	
Implementacija neuronske mreže na FPGA sklopovima		Rešetar, Jurica	