

Vrijeme izvoza: 18.04.2024. 01:17:51

Repozitorij: [repozitorij.fer.unizg.hr](https://repozitorij.fer.unizg.hr)

Ukupan broj zapisa na URL-u: 126

Broj izvezenih zapisa: 100

Naslov	URL	Autori	Naslov izvornika
Modeliranje 1000Base-T1 fizičnog sučelja s realnim pasivnim komponentama		Jurčević, Magdalena	
Projektiranje otpornika na čipu u 180 nm tehnologiji za RC oscilatore s malom potrošnjom		Franković, Ivana	
Projektiranje preciznih kompozitnih otpornika u 180 nm tehnologiji za naponske reference		Mikić, Franjo	
Razvoj i testiranje sinkronizacijskog mehanizma automotivnih radarskih senzora		Mikša, Marko	
Optimizacija dizajna silaznog DCDC pretvarača i mjerjenja vođenih smetnji		Baća, Juraj	
Projektiranje 6-priklučnog sprežnika i mjeritelja snage za rad na 3 GHz		Tkalčević, Hrvoje	
Sustav za testiranje i verifikaciju brzih sučelja između dva uređaja AMD/Xilinx UltraScale+ FPGA		Galić, Mirko	
Relaxation oscillator architectures with delay and offset-voltage compensation		Mikulić, Josip	
Projektiranje SAR ADC ulaznog pojačala za radare sljedećih generacija u 22 nm FDSOI tehnologiji		Fogec, Tin	
Projektiranje naponski-kontroliranog oscilatora i referentnog izvora napona/struje u 180 nm CMOS tehnologiji za primjenu u frekvencijski sinkroniziranoj petlji		Žamboki, Andro	
Projektiranje operacijskog pojačala i pretvornika frekvencije u napon u 180 nm CMOS tehnologiji za primjenu u frekvencijski sinkroniziranoj petlji		Gočan, Leo	
Senzor za mjerjenje vođenih smetnji na čipu		Sabljak, Luka	
Methodology for block-wise behavioural modelling of integrated circuits for electromagnetic compatibility applications		Magerl, Marko	
Analiza naprednih značajki procesorske jezgre Arm Cortex-M23		Furlan, Jan	
Implementacija procesorske jezgre Arm Cortex-M23 na FPGA platformi		Sorić, Tin	
Analiza i projektiranje diferencijske nabojske pumpe za fazno spregnutu petlju izvedenu u 130 nm SiGe CMOS tehnologiji		Osmanović, David	

Frekvencijski djelitelj za fazno spregnutu petlju u 130 nm SiGe BiCMOS tehnologiji		Bertolan, Roman	
Projektiranje samokalibrirajućeg naponski upravljanog LC oscilatora za niskošumnu fazno spregnutu petlju od 2 GHz u 130 nm SiGe BiCMOS tehnologiji		Tomić, Domagoj	
Niskopropusni filter, temperaturno neovisna strujna referenca i regulator napona za primjene u sklopovima fazno sinkronizirane petlje		Špoljarić, Krešimir	
Implementacija sklopovalski ubrzanog čestičnog filtera u fuziji senzora		Tomić, Dubravko	
Primjena čestičnog filtera u fuziji senzora na jezgri niske potrošnje Arm Cortex-M0		Maretić, Ivan	
Razvoj sustava za karakterizaciju širokopojasnih diferencijskih HSD i 1DP konektora s primjenom u automobilskoj industriji		Kuljak, Ivan	
Mjerenje izolacije visokonaponske baterije u električnim automobilima		Tomić, Ivan	
Testiranje rezonantnog prekidačkog pretvornika snage i ispitivanje elektromagnetske kompatibilnosti		Friščić, Filip	
Karakterizacija naponski upravljenih oscilatora i projektiranje pasivnih mikrovalnih filtera za rad u gigahercnom frekvencijskom području		Gregurić, Tomislav	
Mjerenja radara s frekvencijski moduliranim kontinuiranim valom		Brubnjak, Mateo	
Dizajn ugodljivog niskopropusnog izlažnog filtera za radiofrekvencijska pojačala snage		Kostelac, Fran	
Projektiranje prstenastog oscilatora u 180 nanometarskoj tehnologiji za praćenje procesa proizvodnje i za generiranje referentnog takta		Skeledžija, Ivan	
Kombinacija postupaka mjerenja i simulacije otpornosti senzora na elektromagnetsku kompatibilnost		Grabovac, Juraj	
Implementacija napada na neuronsku mrežu analizom napajanja FPGA sklopa		Galić, Mirko	
Dizajn višesenzorskog sustava temeljenog na FPGA sklopu i procesorskoj jezgri		Sorić, Tin	
Diskretno izvedeno pojačalo snage u D klasi		Maršić, Marko	
Projektiranje djelitelja frekvencije i fazno-frekvencijskog detektora u 180 nm CMOS tehnologiji		Fogec, Tin	
Projektiranje sklopa za upravljanje napajanja autonomnih senzorskih čvorova u 350 nm CMOS tehnologiji		Mikulić, Filip	
Projektiranje naponski upravljanog oscilatora na bazi prstenastog oscilatora u 180 nm CMOS tehnologiji		Gočan, Leo	
Aktivni dvostazni zvučnik		Planinec, Vedran	
Dizajn sustava za prepoznavanje gesti temeljenog na FPGA sklopu i procesorskoj jezgri		Furlan, Jan	
Projektiranje nabojске pumpe i niskopropusnog filtera u 180 nm CMOS tehnologiji		Sabljak, Luka	

Akumulatorsko napajanje digitalnih sklopova		Hrastić, Krunoslav	
Pulsno-širinski modulator s digitalnim ulazima		Đurović, Val	
Projektiranje sustava s fazno sinkroniziranom petljom u 180 nm CMOS tehnologiji		Žamboki, Andro	
Characterization of power inductor losses and electromagnetic emissions of fast switching synchronous converters.		Baćmaga, Josip	
Design characterization of multiport electro-optical circuits for broadband voltage measurements in an electromagnetically polluted environment		Štimac, Hrvoje	
Automatizirano mjerjenje i kontrola temperature i osvijetljenosti prostora		Peći, Eugen	
Projektiranje sklopa za testiranje integriranih sklopova u 180 nm CMOS tehnologiji		Bertolan, Roman	
Mjerenje parametara kakvoće prostora za boravak		Fumić, Domagoj	
Projektiranje i testiranje sustava za mjerenje temperature zavojnica za velike snage u realnom vremenu		Golić, Krešimir	
Projektiranje i karakterizacija pasivnih atenuatorskih struktura za širokopojasne sustave za mjerenje visokih napona		Jurak, Hrvoje	
Projektiranje djelila frekvencije u 180 nm CMOS tehnologiji		Tomić, Dubravko	
Analiza kolebanja takta oscilatora i komunikacijskog kanala Ethernet mreže		Maretić, Ivan	
Analiza kolebanja takta relaksacijskog oscilatora koji radi na frekvenciji od 1 MHz		Gregurić, Tomislav	
Projektiranje naponsko-strujnog pretvornika niske potrošnje u 180 nm CMOS tehnologiji		Špoljarić, Krešimir	
Projektiranje petstupanjskog križno prospojenog relaksacijskog oscilatora u 180 nm CMOS tehnologiji		Tomić, Ivan	
Projektiranje pilastog relaksacijskog oscilatora u 180 nm CMOS tehnologiji		Kuljak, Ivan	
Projektiranje referentnog otpornika s mogućnošću temperaturne kalibracije u 180 nm CMOS tehnologiji		Tomić, Domagoj	
Projektiranje sklopa za generiranje referentnog napona i struje u 180 nm CMOS tehnologiji		Osmanović, David	
Projektiranje i karakterizacija strukture za postavljanje statičke struje prilikom mjerenja S-parametara zavojnica korištenih u prekidačkim istosmjerno-istosmjernim pretvornicima		Major, Vedran	
Sustav za procjenu gubitaka snage u zavojnici temeljen na silaznom prekidačkom istosmjerno-istosmernom pretvorniku s galij-nitrid tranzistorskim sklopama		Lapat, Vanja	
Programsko ostvarenje stabla odluke na programirljivom polju logičkih blokova		Vezmar, Aleksandar	
Dizajn i ispitivanje višeprocesorskog komunikacijskog modula za automobilske primjene		Malenica, Martin	

Projektiranje LC oscilatora u 180 nanometarskoj CMOS tehnologiji		Brezovec, Ivan	
Visokoprecizno pojačalo za neizbrisive memorije		Tolić, Ivan Porin	
Projektiranje diskretnih istosmjernih pretvornika realiziranih s galij nitrid tranzistorima		Pejić, Anamarija	
Modeliranje vođenih smetnji mikrokontrolera		Penić, Fran	
Projektiranje i karakterizacija digitalno upravljanog širokopojasnog atenuatora		Skeledžija, Ivan	
Projektiranje i karakterizacija naponski upravljanog oscilatora		Grabovac, Juraj	
Složeni sustav za napajanje digitalnih sklopova i analognih sklopova osjetljivih na šum		Šarić, Dino	
Projektiranje i karakterizacija sustava za aktivno praćenje baterija s primjenom u automobilskoj industriji		Kovač, Josip	
Projektiranje i testiranje silaznog prekidačkog regulatora s programirljivom frekvencijom prekapčanja i podesivom brzinom uključenja/isključenja FET sklopke		Šušak, Dario	
Modeliranje, karakterizacija i analiza kvalitete signala Ethernet konektora korištenih u automobilskoj industriji		Culjak, Filip	
Projektiranje i karakterizacija digitalno upravljanog širokopojasnog atenuatora i mikrovalnog pojačala snage		Blašković, Ivan	
Design methodology for improved electromagnetic compatibility of switched-mode power converters		Blečić, Raul	
Optimiranje silaznog prekidačkog pretvornika napona s obzirom na trošak proizvodnje, kvalitetu rada i površinu sklopa		Grancarić, Rebecca	
Projektiranje sustava za pobudu čipa za mjerjenje mehaničkih naprezanja		Mišlov, Roko	
Digitalni sklop za mjerjenje istosmjernog napona temeljen na analogno-digitalnom pretvorniku		Peći, Eugen	
Projektiranje bežičnih senzorskih čvorova s malom potrošnjom		Budimir, Ninoslav	
Projektiranje rezonantnog prekidačkog pretvornika snage frekvencije 20 MHz		Batinović, Josip	
Sklopovska analiza integriranog galvanski odvojenog upravljačkog sklopa za snažne tranzistore izvedenog u 0,18 mikrometarskoj visokonaponskoj tehnologiji CMOS		Hormot, Filip	
Digitalno upravlјiv izvor istosmjernog napona temeljen na digitalno-analognom pretvorniku		Fumić, Domagoj	
Frekvencijska karakterizacija izlazne impedancije izvora istosmjernog napona napajanja koristeći nesinkroni uzlazni prekidački istosmjerni pretvornik		Jurak, Hrvoje	
Projektiranje i karakterizacija elektromagnetske kompatibilnosti audio pojačala D klase		Major, Vedran	
Analiza stabilnosti i vođenih smetnji prekidačkog istosmjernog pretvornika s obzirom na različite izvedbe naponske povratne veze regulatora napona		Bajzek, Josip	

Karakterizacija diferencijskih atenuatorskih struktura za visokonaponske mjerne sustave		Galić, Vlatko	
Razvoj programske podrške za upravljanje analogno-digitalnim pretvornikom		Kovač, Josip	
Razvoj ispitnih struktura za kalibriranje širokopojasnih radiofrekvencijskih sondi		Marinović, Tomislav	
Programska podrška za provođenje testova elektromagnetske kompatibilnosti		Fajdetić, Filip	
Projektiranje bežičnog sustava za praćenje pokreta temeljenog na MEMS senzoru		Fantina, Angelo	
Projektiranje posmačnog registra s SPI komunikacijom u 0,18 um visokonaponskoj CMOS tehnologiji		Ptičar, Tamara	
Strujni izvor za napajanje laserskih dioda velike snage		Blašković, Ivan	
Karakterizacija pasivnih mikrovalnih višeprolaznih sklopova		Gribl, Anita	
Prikupljanje sunčeve energije za napajanje bežičnog senzorskog čvora		Malenica, Martin	
Projektiranje diskretnog prekidačkog naponskog regulatora s naglaskom na elektromagnetsku kompatibilnost		Pejić, Anamarija	
Projektiranje i analiza prekidačkih i linearnih izvora napajanja		Šušak, Dario	
Projektiranje i karakteriziranje ESD zaštite ulaza mjernih instrumenata		Brezovec, Ivan	
Projektiranje pogonskog sklopa za prekidačke pretvornike snage u visokonaponskoj tehnologiji AMS H18		Tolić, Ivan Porin	
Projektiranje pojačala s promjenjivim pojačanjem		Lapat, Vanja	
Sustav za beskontaktno mjerjenje temperature		Subotić, Daniel	
Circuit design of radio frequency identification system blocks in CMOS technology		Bako, Niko	
Projektiranje naponskog regulatora u 0,18 um CMOS tehnologiji		Mikulić, Josip	
Projektiranje sustava za upravljanje termokomorom		Mišlov, Roko	
Sustav za testiranje rada i evaluaciju efekta oporavka kod brzih ispravljačkih dioda korištenih u istosmjernim pretvornicima		Culjak, Filip	
Kratkoročno predviđanje potrošnje i cijene električne energije		Granić, Luka Mate	
Projektiranje silaznog prekidačkog naponskog regulatora s naglaskom na elektromagnetsku kompatibilnost		Mikić, Mislav	
Sustav bežičnih senzorskih čvorova baziran na Raspberry Pi poslužitelju		Škeva, Mateo	
Dvokanalno pojačalo snage u D klasi		Počepan, Davor	
Poboljšana laboratorijska maketa za prikaz rada prekidačkih izvora napajanja		Smrtić, Tomislav	

Karakterizacija silaznog prekidačkog naponskog regulatora s naglaskom na elektromagnetsku kompatibilnost		Grancarić, Rebecca	
Projektiranje elektroničkog sustava s programirljivim logičkim razinama digitalnih signala		Batinović, Josip	
Sustav za testiranje rada tranzistora velikih snaga u istosmjernom pretvorniku upravljan optičkim signalom		Hormot, Filip	
Primjena operacijskog sustava FreeRTOS u mikrokontrolerskom sustavu LPC11xx		Vezmar, Aleksandar	
Inteligentni regulator istosmjernog bezčetkastog motora za fotokopirni uređaj		Fukuda, Kazuya	
Standardizacija simulacija prema BCI (Bulk Current Injection) metodi		Bene, Kristijan	
Projektiranje sustava za generiranje magnetskog polja za ispitivanje imuniteta na zračene elektromagnetske smetnje		Bajzek, Josip	
Projektiranje sklopovske podrške za mjerjenje luminacije OLED rasvjetnog tijela		Fantina, Angelo	
Cjelovit sustav za upravljanje 3D printerom		Subotić, Daniel	
Metoda mjerjenja luminacije OLED rasvjetnog tijela		Ptičar, Tamara	
Programsko sučelje za upravljanje skenerom bliskog polja		Fajdetić, Filip	
Pulsno-širinsko upravljanje koračnim motorima		Galić, Vlatko	
Elektrooptički modulator širokopojasnog analognog signala velike amplitude		Magerl, Marko	
Mjerjenje magnetskog polja u frekvencijskom rasponu od 100 do 200 kHz		Pintarić, Dario	
Sustav za mjerjenje temperature i pohranu podataka		Cecelja, Ozren	
Upravljanje višepolnom radiofrekvencijskom sklopom pomoću računala		Dugandžić, Marko	
Modelling of Integrated Circuit Packages and Electromagnetic Coupling to Interconnects		Mandić, Tvrto	
Susceptibility of integrated circuits to conducted electromagnetic interference		Jović, Ognjen	
Analysis of Conducted Electromagnetic Emissions in Integrated Circuits		Čeperić, Vladimir	
Određivanje gubitaka i nadomjesne temperature silicija učinskog bipolarnog tranzistora s izoliranom upravljačkom elektrodom		Bahun, Ivan	