https://repozitorij.fer.unizg.hr/en/user/profile/mbz/165775

Time of export: 28.03.2024. 18:53:35
Repository: repozitorij.fer.unizg.hr
Number of records on this URL: 83
Records exported: 83

Title	URL	Authors	Host item title
Alat za osiguravanje kvalitete meta podataka na portalima otvorenih podataka		Arelić, Josip	
Sustav za bilježenje telemetrijskih podataka osobnog vozila		Lacković, Luka	
Usluga grupne validacije Ethereum mreže korištenjem tehnologija za skaliranje mreža lanca blokova		Buratović, Jakov	
Dizajn gradivnih komponenti procesora arhitekture RISC-V za programabilnu logiku		Marošević, Maksimilijan	
Razvoj programske podrške u medicini korištenjem norme FHIR		Novinc, Dario	
Programski sustav za obradu slika u automobilima		Radovniković, Nikolina	
Izvedba aritmetičko-logičke jedinice za FRISC-V procesor		Strunje, Duje	
Izvedba protočne strukture FRISC-V procesora		Grzunov, Matej	
Izvedba sučelja FRISC-V procesora prema mreži na čipu		Hanžek, Luka	
Metode prijenosa digitalnih radioloških slika u mreži ravnopravnih čvorova zasnovane na tehnologijama weba		Drnasin, Ivan	
Optimizacija algoritama za obradu slika zasnovanih na umjetnoj inteligenciji na ARM i MPPA arhitekturama procesora		Jurjević, Toni	
Highly parallel GPU accelerator for HEVC transform and quantization		Čobrnić, Mate; Duspara, Alen; Dragić, Leon; Piljić, Igor; Kovač, Mario	
Izvedba JPEG kodera za RISC-V procesor		Zaninović, Marko	
Izvedba akceleratora za obradu slika za processor RISC-V		Jakovac, Stjepan	
Design of performance optimized transform and quantization computation blocks for video compression in heterogeneous high performance computing systems.		Čobrnić, Mate	

Izvedba sklopovskog akceleratora za procesor RISC-V		Macan, Luka	
Izvedba sklopovskog vektorskog akceleratora za brojeve s pomičnim zarezom za procesor RISC-V		Milković, Tomislav	
Izvedba sustava za obradu slike zasnovanog na procesoru RISC-V		Kvesić, Ivan	
Just-in-time video transcoding system on heterogeneous high performance computing architectures		Piljić, Igor	
System architectures for just-in-time video transcoding mode decision on heterogeneous high performance computers		Dragić, Leon	
Poboljšanje učinkovitosti programske izvedbe slikovnog kodera		Jakovac, Stjepan	
Sustav za integrirani prikaz podataka u sustavu nadzora podatkovnih centara		Zurak, Matko	
Izvedba optimiranog JPEG algoritma		Gospodinović, Mirela	
Jezgreni moduli razvojnog okruženja za procesor FRISC		Jurelinac, Zvonimir	
Korisničko sučelje razvojnog okruženja za procesor FRISC		Čavrag, Matija	
Sklop za ubrzanje algoritma kodiranja videa za računala visokih performanci		Gabrić, Domagoj	
Sklop za ubrzanje algoritma transkodiranja videa za računala visokih performanci		Mišković, Stipe	
Sustav za modeliranje objekata u sustavu nadzora podatkovnih centara		Sić, Martin	
Sustav za povezivanje i udaljeno ispitivanje procesora FRISC izvedenog u programabilnoj logici		Živec, Tomislav	
Sustav za prikaz podataka u sustavu nadzora podatkovnih centara		Liović, Ivan	
Primjena senzorskih mreža na praćenje ljudskog sna		Vunderl, Bruno	
Izvedba aritmetičkih naredaba SIMD na procesoru FRISC		Milković, Tomislav	
Izvedba naredaba SIMD za rukovanje s podacima na procesoru FRISC		Lepen, Tena	
Sustav za 3D prikaz podatkovne mreže procesorskih jezgri za višejezgrena računala		Macan, Luka	
Sustav za 3D prikaz procesorskih jezgri za višejezgrena računala		Pacadi, Marko	
Optimiranje video-algoritama korištenjem naredaba ARM NEON i izvedbom u sklopovlju FPGA		Matić, Bruno	
Sigurnosna analiza beskontaktnih sustava plaćanja		Musić, Iva	

Izvedba optimiranog JPEG algoritma koristeći GPU na grafičkoj kartici		Kvesić, Ivan	
Analiza i evaluacija izvedbe različitih algoritama za kodiranje videa		Zurak, Matko	
Izvedba digitalnog video sučelja na procesoru FRISC		Mišković, Stipe	
Izvedba operativnog sustava na procesoru FRISC		Jurelinac, Zvonimir	
Izvedba optimiranog JPEG dekodera koristeći ARM NEON naredbe		Čavrag, Matija	
Izvedba optimiranog JPEG kodera koristeći ARM NEON naredbe		Sić, Martin	
Izvedba sustava za parkiranje automobila sa procesorom FRISC		Gabrić, Domagoj	
Izvedba upravljačke ploče automobila sa procesorom FRISC		Živec, Tomislav	
Izvedba dvosmjernog sustava poruka u socijalnoj mreži za starije osobe		Petanjek, Matija	
Izvedba modula za upravljačku ploču automobila s procesorom FRISC		Živko, Eugen	
Izvedba modula za upravljačku ploču automobila s procesorom FRISC		Liović, Ivan	
Izvedba modula za upravljačku ploču automobila s procesorom FRISC		Matić, Bruno	
Izvedba i optimizacija sustava procesora FRISC		Duspara, Alen	
Izvedba kalendara u socijalnoj mreži za starije osobe		Jerman, Tea	
Izvedba središnjeg sustava za upravljanje socijalnom mrežom za starije osobe		Sinčić, Frano Krešimir	
Izvedba središnjeg sustava za upravljanje socijalnom mrežom za starije osobe		Hajdin, Sergej	
Izvedba video komunikacijskog protokola za socijalnu mrežu za starije osobe		Spevec, Damjan	
Izvedba video komunikacijskog protokola za socijalnu mrežu za starije osobe		Smrečki, Tomislav	
Mobilna aplikacija za socijalnu mrežu za starije osobe		Močilac, Matija	
Osmišljavanje i implementacija test arhitekture na razvoju novog alata za automatski rehoming radijskih baznih stanica s fokusom na jezgreni arhitekturu alata		Hrsto, Dominik	
Osmišljavanje i implementacija test arhitekture na razvoju novog alata za automatski rehoming radijskih baznih stanica s fokusom na korisničko sučelje alata		Postružin, Luka	
Network on chip many-core architectures for multimedia processing		Hofman, Daniel	
Aplikacija za prikaz zdravstvenog stanja na TV korištenjem umreženog Android OS modula		Sokač, Danijel	

Komunikacija mobilnih uređaja sa Android OS sa vanjskim sklopovima		Vulić, Nives	
Cache server for distributed applications adapted to multicore systems		Voras, Ivan	
Raspoznavanje lica iz video zapisa na osnovu jednog uzorka za treniranje po osobi		Živić, Marijan	
Modeliranje i simuliranje arhitekture dinamički promjenjivog procesora		Vujović, Branislav	
Okolina za učenje podržana komunikacijskim pokretnim uređajima		Botički, Ivica	
4D medical data compression architecture		Žagar, Martin	
Pokretni objekti podržani događajima u raspodijeljenim računalnim sustavima		Stranjak, Armin	
Application of Novel Lossless Compression of Medical Images Using Prediction and Contextual Error Modeling		Knezović, Josip; Kovač, Mario; Klapan, Ivica; Mlinarić, Hrvoje; Vranješ, Željko; Lukinović, Juraj; Rakić, Mladen	
Paralelni signalizacijski poslužitelji u mrežama za višemedijske sjednice		Matić, Viktor	
Okruženje za rješavanje optimizacijskih problema		Vanjak, Zvonimir	
Prilagodljivost bežične mreže osjetila temeljena na umjetnom imunološkom sustavu		Čavrak, Igor	
Model preporučiteljskog sustava temeljen na umjetnom imunološkom sustavu		Mihaljević, Branko	
Model višeslojne aplikacije u sustavu interaktivne televizije		Ćurin, Tomislav	
Kompresija slika bez gubitaka metodom predviđanja		Knezović, Josip	
Izvedba i analiza algoritma kompresije digitalnih nepokretnih slika prema normi JPEG 2000		Novosel, Damir	
Arhitektura i izvedba dinamički promjenjivog procesora		Mlinarić, Hrvoje	
Programska izvedba općenitog audio kodera prema normi MPEG-4		Domazet, Danijel	
Video dekoder prema MPEG-4 normi s adaptivnom primjenom filtra za postprocesiranje		Tomić, Mladen	
Discrete cosine transform algorithms for FPGA devices		Babić, Domagoj	
Izvedba i optimizacija video algoritama prema normi MPEG-4 za prijenosne multimedijske uređaje		Đuračić, Krešimir	
Metode optimizacije algoritama za digitalnu obradu zvuka		Mlinarić, Hrvoje	
Povezivanje računalnih mreža putem satelita		Mužak, Goran	

Primjena višeparadigmatičnih jezika u modeliranju računalnog sklopovlja		Basch, Danko	