

Time of export: 29.03.2024. 15:24:38

Repository: repozitorij.fer.unizg.hr

Number of records on this URL: 13

Records exported: 13

Title	URL	Authors	Host item title
Sustav za testiranje i verifikaciju brzih sučelja između dva uređaja AMD/Xilinx UltraScale+ FPGA		Galić, Mirko	
Relaxation oscillator architectures with delay and offset-voltage compensation		Mikulić, Josip	
Analiza naprednih značajki procesorske jezgre Arm Cortex-M23		Furlan, Jan	
Implementacija procesorske jezgre Arm Cortex-M23 na FPGA platformi		Sorić, Tin	
Implementacija sklopovski ubrzanog čestičnog filtera u fuziji senzora		Tomić, Dubravko	
Primjena čestičnog filtera u fuziji senzora na jezgri niske potrošnje Arm Cortex-M0		Maretić, Ivan	
Implementacija napada na neuronsku mrežu analizom napajanja FPGA sklopa		Galić, Mirko	
Dizajn višesenzorskog sustava temeljenog na FPGA sklopu i procesorskoj jezgri		Sorić, Tin	
Dizajn sustava za prepoznavanje gesti temeljenog na FPGA sklopu i procesorskoj jezgri		Furlan, Jan	
Primjena operacijskog sustava FreeRTOS u mikrokontrolerskom sustavu LPC11xx		Vezmar, Aleksandar	
Projektiranje sklopovske podrške za mjerjenje luminancije OLED rasvjetnog tijela		Fantina, Angelo	
Metoda mjerjenja luminacije OLED rasvjetnog tijela		Ptičar, Tamara	
Pulsno-širinsko upravljanje koračnim motorima		Galić, Vlatko	